|  |  |  |
| --- | --- | --- |
| **ВЯТСКИЙ** | *Дисциплина* | **УТВЕРЖДАЮ** |
| **ГОСУДАРСТВЕННЫЙ** | **Организация памяти ЭВМ** |  |
| **УНИВЕРСИТЕТ** |  |  |
|  | Направление 09.03.01 | **Заведующий кафедрой** |
| **Кафедра ЭВМ** | 3 курс | **Д.А. Страбыкин** |
| **Экзаменационный билет №1**  1. Назначение бита достоверности строки кэш-памяти. Как используется значение этого бита при обращении к памяти, если выполнен успешный поиск по тегу для полностью ассоциативного распределения кэш-памяти.? Принцип определения недостоверной строки.  2. Что дает подход создания ЭВМ с единой архитектурой и переменным составом оборудования? | | | |

|  |  |  |
| --- | --- | --- |
| **ВЯТСКИЙ** | *Дисциплина* | **УТВЕРЖДАЮ** |
| **ГОСУДАРСТВЕННЫЙ** | **Организация памяти ЭВМ** |  |
| **УНИВЕРСИТЕТ** |  |  |
|  | Направление 09.03.01 | **Заведующий кафедрой** |
| **Кафедра ЭВМ** | 3 курс | **Д.А. Страбыкин** |
| **Экзаменационный билет №2**  1. Полностью ассоциативное распределение кэш-памяти. Определение. Выбор формата ФА. Назначение полей ФА (на что указывает каждое поле и что характеризует).  2. Какие виды совместимости должны быть реализованы в ЭВМ одного семейства? Их определение и требования к ним. | | | |

|  |  |  |
| --- | --- | --- |
| **ВЯТСКИЙ** | *Дисциплина* | **УТВЕРЖДАЮ** |
| **ГОСУДАРСТВЕННЫЙ** | **Организация памяти ЭВМ** |  |
| **УНИВЕРСИТЕТ** |  |  |
|  | Направление 09.03.01 | **Заведующий кафедрой** |
| **Кафедра ЭВМ** | 3 курс | **Д.А. Страбыкин** |
| **Экзаменационный билет №3**  1. Приведите диаграмму связи строк кэш-памяти с полностью ассоциативным распределением со строками оперативной памяти.  2. Как или чем определяется кандидат на удаление из кэш-памяти при замещении строки для всех видов распределения? | | | |

|  |  |  |
| --- | --- | --- |
| **ВЯТСКИЙ** | *Дисциплина* | **УТВЕРЖДАЮ** |
| **ГОСУДАРСТВЕННЫЙ** | **Организация памяти ЭВМ** |  |
| **УНИВЕРСИТЕТ** |  |  |
|  | Направление 09.03.01 | **Заведующий кафедрой** |
| **Кафедра ЭВМ** | 3 курс | **Д.А. Страбыкин** |
| **Экзаменационный билет №4**  1. Классификация внешних прерываний. Действия, выполняемые в процессоре при обработке внутренних и внешних прерываний.  2. Сегментная организация виртуальной памяти. Организация доступа к сегментам в мультипрограммном режиме работы через глобальную таблицу дескрипторов. Структура УУП. Алгоритм преобразования ВА в ФА через регистр настроек. Достоинства и недостатки метода. | | | |

|  |  |  |
| --- | --- | --- |
| **ВЯТСКИЙ** | *Дисциплина* | **УТВЕРЖДАЮ** |
| **ГОСУДАРСТВЕННЫЙ** | **Организация памяти ЭВМ** |  |
| **УНИВЕРСИТЕТ** |  |  |
|  | Направление 09.03.01 | **Заведующий кафедрой** |
| **Кафедра ЭВМ** | 3 курс | **Д.А. Страбыкин** |
| **Экзаменационный билет №5**  1. Какие процедуры выполняются в общем случае при обращении к кэш-памяти, если А П Тег для прямого распределения?  2. Приведите схему включения кэш-памяти и ОП с расслоением обращений и оценку быстродействия для процедур обновления ОП и замещения кэш-памяти одной строки. | | | |

|  |  |  |
| --- | --- | --- |
| **ВЯТСКИЙ** | *Дисциплина* | **УТВЕРЖДАЮ** |
| **ГОСУДАРСТВЕННЫЙ** | **Организация памяти ЭВМ** |  |
| **УНИВЕРСИТЕТ** |  |  |
|  | Направление 09.03.01 | **Заведующий кафедрой** |
| **Кафедра ЭВМ** | 3 курс | **Д.А. Страбыкин** |
| **Экзаменационный билет №6**  1. Техническая реализация кэш-памяти с частично-ассоциативным распределением (схема).  2. Какой формат элемента таблицы страниц устанавливается для страниц, находящихся во внешней памяти? | | | |

|  |  |  |
| --- | --- | --- |
| **ВЯТСКИЙ** | *Дисциплина* | **УТВЕРЖДАЮ** |
| **ГОСУДАРСТВЕННЫЙ** | **Организация памяти ЭВМ** |  |
| **УНИВЕРСИТЕТ** |  |  |
|  | Направление 09.03.01 | **Заведующий кафедрой** |
| **Кафедра ЭВМ** | 3 курс | **Д.А. Страбыкин** |
| **Экзаменационный билет №7**  1. Приведите схему преобразования линейного адреса в ФА для страничной организации памяти в ЦП Intel 486 на основе TLB буфера и алгоритм работы.  2. | | | |

|  |  |  |
| --- | --- | --- |
| **ВЯТСКИЙ** | *Дисциплина* | **УТВЕРЖДАЮ** |
| **ГОСУДАРСТВЕННЫЙ** | **Организация памяти ЭВМ** |  |
| **УНИВЕРСИТЕТ** |  |  |
|  | Направление 09.03.01 | **Заведующий кафедрой** |
| **Кафедра ЭВМ** | 3 курс | **Д.А. Страбыкин** |
| **Экзаменационный билет №8**  1. Алгоритмы обнаружения и исправления одиночной ошибки и примеры их применения на практике. Отличия алгоритмов.  2. Приведите оценки быстродействич трех вариантов организации кэш-памяти, ОП и интерфейса связи с ними, если длина строки составляет 8 слов. | | | |

|  |  |  |
| --- | --- | --- |
| **ВЯТСКИЙ** | *Дисциплина* | **УТВЕРЖДАЮ** |
| **ГОСУДАРСТВЕННЫЙ** | **Организация памяти ЭВМ** |  |
| **УНИВЕРСИТЕТ** |  |  |
|  | Направление 09.03.01 | **Заведующий кафедрой** |
| **Кафедра ЭВМ** | 3 курс | **Д.А. Страбыкин** |
| **Экзаменационный билет №9**  1. В чем заключается метод параллельного доступа к памяти? Приведите оценку по быстродействию. Приведите схему технической реализации параллельного доступа к памяти.  2. Какие принципы структурной организации характерны для малых ЭВМ? | | | |

|  |  |  |
| --- | --- | --- |
| **ВЯТСКИЙ** | *Дисциплина* | **УТВЕРЖДАЮ** |
| **ГОСУДАРСТВЕННЫЙ** | **Организация памяти ЭВМ** |  |
| **УНИВЕРСИТЕТ** |  |  |
|  | Направление 09.03.01 | **Заведующий кафедрой** |
| **Кафедра ЭВМ** | 3 курс | **Д.А. Страбыкин** |
| **Экзаменационный билет №10**  1. Что означает термин защита сегмента кода в режиме защиты по привилегиям в ЦП Intel 486?  2. Техническая реализация кэш-памяти с частично-ассоциативным распределением (схема). | | | |

|  |  |  |
| --- | --- | --- |
| **ВЯТСКИЙ** | *Дисциплина* | **УТВЕРЖДАЮ** |
| **ГОСУДАРСТВЕННЫЙ** | **Организация памяти ЭВМ** |  |
| **УНИВЕРСИТЕТ** |  |  |
|  | Направление 09.03.01 | **Заведующий кафедрой** |
| **Кафедра ЭВМ** | 3 курс | **Д.А. Страбыкин** |
| **Экзаменационный билет №11**  1. Какие процедуры выполняются в общем случае при обращении к кэш-памяти, если А П Тег для полностью ассоциативного распределения?  2. Назначение бит достоверности сектора и строки кэш-памяти. Как используется значение этих бит при обращении к памяти, если А П Тег и А Î Тег для секторного распределения кэш-памяти? | | | |

|  |  |  |
| --- | --- | --- |
| **ВЯТСКИЙ** | *Дисциплина* | **УТВЕРЖДАЮ** |
| **ГОСУДАРСТВЕННЫЙ** | **Организация памяти ЭВМ** |  |
| **УНИВЕРСИТЕТ** |  |  |
|  | Направление 09.03.01 | **Заведующий кафедрой** |
| **Кафедра ЭВМ** | 3 курс | **Д.А. Страбыкин** |
| **Экзаменационный билет №12**  1. Приведите алгоритм свопинга страниц, если бит присутствия страницы Р=0.  2. Секторное распределение кэш-памяти. Определение. Выбор формата ФА. Назначение полей ФА (на что указывает каждое поле и что характеризует). | | | |

|  |  |  |
| --- | --- | --- |
| **ВЯТСКИЙ** | *Дисциплина* | **УТВЕРЖДАЮ** |
| **ГОСУДАРСТВЕННЫЙ** | **Организация памяти ЭВМ** |  |
| **УНИВЕРСИТЕТ** |  |  |
|  | Направление 09.03.01 | **Заведующий кафедрой** |
| **Кафедра ЭВМ** | 3 курс | **Д.А. Страбыкин** |
| **Экзаменационный билет №13**  1. Причины, приводящие к возобновлению работы конвейера команд, начиная с первой ступени. Методы повышения быстродействия процессора с конвейерным принципом выполнения командного цикла процессора при нарушении естественного порядка следования команд.  2. Какой формат имеет дескриптор сегмента ЦП Intel? Назначение полей. | | | |

|  |  |  |
| --- | --- | --- |
| **ВЯТСКИЙ** | *Дисциплина* | **УТВЕРЖДАЮ** |
| **ГОСУДАРСТВЕННЫЙ** | **Организация памяти ЭВМ** |  |
| **УНИВЕРСИТЕТ** |  |  |
|  | Направление 09.03.01 | **Заведующий кафедрой** |
| **Кафедра ЭВМ** | 3 курс | **Д.А. Страбыкин** |
| **Экзаменационный билет №14**  1. Прямое распределение кэш-памяти. Определение. Выбор формата ФА. Назначение полей ФА (на что указывает каждое поле и что характеризует).  2. Формирование кода Хэмминга. Математический аппарат для получения вектора ошибки. | | | |

|  |  |  |
| --- | --- | --- |
| **ВЯТСКИЙ** | *Дисциплина* | **УТВЕРЖДАЮ** |
| **ГОСУДАРСТВЕННЫЙ** | **Организация памяти ЭВМ** |  |
| **УНИВЕРСИТЕТ** |  |  |
|  | Направление 09.03.01 | **Заведующий кафедрой** |
| **Кафедра ЭВМ** | 3 курс | **Д.А. Страбыкин** |
| **Экзаменационный билет №15**  1. Страничная организация виртуальной памяти. Организация доступа к страницам в мультипрограммном режиме работы через глобальную таблицу дескрипторов. Структура УУП. Алгоритм преобразования ВА в ФА через регистр настроек. Достоинства и недостатки метода.  2. Достоинства и недостатки кэш-памяти с прямым распределением. | | | |

|  |  |  |
| --- | --- | --- |
| **ВЯТСКИЙ** | *Дисциплина* | **УТВЕРЖДАЮ** |
| **ГОСУДАРСТВЕННЫЙ** | **Организация памяти ЭВМ** |  |
| **УНИВЕРСИТЕТ** |  |  |
|  | Направление 09.03.01 | **Заведующий кафедрой** |
| **Кафедра ЭВМ** | 3 курс | **Д.А. Страбыкин** |
| **Экзаменационный билет №16**  1. Что представляет собой сегментно-страничная организация памяти (схема)? Алгоритм работы.  2. Достоинства и недостатки кэш-памяти с секторным распределением. | | | |

|  |  |  |
| --- | --- | --- |
| **ВЯТСКИЙ** | *Дисциплина* | **УТВЕРЖДАЮ** |
| **ГОСУДАРСТВЕННЫЙ** | **Организация памяти ЭВМ** |  |
| **УНИВЕРСИТЕТ** |  |  |
|  | Направление 09.03.01 | **Заведующий кафедрой** |
| **Кафедра ЭВМ** | 3 курс | **Д.А. Страбыкин** |
| **Экзаменационный билет №17**  1. В чем заключаются недостатки использования сегментной организации виртуальной памяти?  2. Какие стратегии обновления ОП используются при построении кэш-памяти? Классификация. | | | |

|  |  |  |
| --- | --- | --- |
| **ВЯТСКИЙ** | *Дисциплина* | **УТВЕРЖДАЮ** |
| **ГОСУДАРСТВЕННЫЙ** | **Организация памяти ЭВМ** |  |
| **УНИВЕРСИТЕТ** |  |  |
|  | Направление 09.03.01 | **Заведующий кафедрой** |
| **Кафедра ЭВМ** | 3 курс | **Д.А. Страбыкин** |
| **Экзаменационный билет №18**  1. Достоинства и недостатки полностью ассоциативного распределения кэш-памяти.  2. Техническая реализация и алгоритм работы схемы КО-ОД с последовательной коррекцией для исправления двойных ошибок. Достоинства и недостатки. | | | |

|  |  |  |
| --- | --- | --- |
| **ВЯТСКИЙ** | *Дисциплина* | **УТВЕРЖДАЮ** |
| **ГОСУДАРСТВЕННЫЙ** | **Организация памяти ЭВМ** |  |
| **УНИВЕРСИТЕТ** |  |  |
|  | Направление 09.03.01 | **Заведующий кафедрой** |
| **Кафедра ЭВМ** | 3 курс | **Д.А. Страбыкин** |
| **Экзаменационный билет №19**  1. Что такое привилегированные команды? Какие группы привилегированных команд Вы знаете?  2. Какие процедуры выполняются в общем случае при обращении к кэш-памяти, если найдено совпадение по полю тега для частично-ассоциативного распределения? | | | |

|  |  |  |
| --- | --- | --- |
| **ВЯТСКИЙ** | *Дисциплина* | **УТВЕРЖДАЮ** |
| **ГОСУДАРСТВЕННЫЙ** | **Организация памяти ЭВМ** |  |
| **УНИВЕРСИТЕТ** |  |  |
|  | Направление 09.03.01 | **Заведующий кафедрой** |
| **Кафедра ЭВМ** | 3 курс | **Д.А. Страбыкин** |
| **Экзаменационный билет №20**  1. Какие системные регистры входят в состав устройства сегментного преобразования адресов в ЦП Intel 486?  2. Регистровая обратная и флаговая регистровая обратная запись при обновлении ОП. Сущность метода. Достоинства и недостатки. Оценки метода в сравнении. | | | |

|  |  |  |
| --- | --- | --- |
| **ВЯТСКИЙ** | *Дисциплина* | **УТВЕРЖДАЮ** |
| **ГОСУДАРСТВЕННЫЙ** | **Организация памяти ЭВМ** |  |
| **УНИВЕРСИТЕТ** |  |  |
|  | Направление 09.03.01 | **Заведующий кафедрой** |
| **Кафедра ЭВМ** | 3 курс | **Д.А. Страбыкин** |
| **Экзаменационный билет №21**  1. Каким условиям должна удовлетворять проверочная матрица для образования кода Хэмминга? Пример формирования кода Хэмминга на основе построения проверочной матрицы. Примеры внесения и исправления одиночных и двойных ошибок.  2. Назначение бита достоверности строки кэш-памяти. Как используется значение этого бита при обращении к памяти, если произведен успешный поиск по тегу для полностью ассоциативного распределения кэш-памяти.? | | | |

|  |  |  |
| --- | --- | --- |
| **ВЯТСКИЙ** | *Дисциплина* | **УТВЕРЖДАЮ** |
| **ГОСУДАРСТВЕННЫЙ** | **Организация памяти ЭВМ** |  |
| **УНИВЕРСИТЕТ** |  |  |
|  | Направление 09.03.01 | **Заведующий кафедрой** |
| **Кафедра ЭВМ** | 3 курс | **Д.А. Страбыкин** |
| **Экзаменационный билет №22**  1. Что дает подход создания ЭВМ с единой архитектурой и переменным составом оборудования?  2. Что означает термин защита по привилегиям? Уровни привилегий ЦП Intel 486 и их характеристика. | | | |

|  |  |  |
| --- | --- | --- |
| **ВЯТСКИЙ** | *Дисциплина* | **УТВЕРЖДАЮ** |
| **ГОСУДАРСТВЕННЫЙ** | **Организация памяти ЭВМ** |  |
| **УНИВЕРСИТЕТ** |  |  |
|  | Направление 09.03.01 | **Заведующий кафедрой** |
| **Кафедра ЭВМ** | 3 курс | **Д.А. Страбыкин** |
| **Экзаменационный билет №23**  1. Методы обратной записи при обновлении ОП. Сущность и отличия методов. Простая обратная запись. Достоинства и недостатки. Численные оценки метода.  2. Какие проверки выполняются в устройстве сегментного преобразования адресов при выполнении команд формата только со смещением в сегменте в ЦП Intel 486? | | | |

|  |  |  |
| --- | --- | --- |
| **ВЯТСКИЙ** | *Дисциплина* | **УТВЕРЖДАЮ** |
| **ГОСУДАРСТВЕННЫЙ** | **Организация памяти ЭВМ** |  |
| **УНИВЕРСИТЕТ** |  |  |
|  | Направление 09.03.01 | **Заведующий кафедрой** |
| **Кафедра ЭВМ** | 3 курс | **Д.А. Страбыкин** |
| **Экзаменационный билет №24**  1. Приведите определения: что такое стратегия замещения кэш-памяти и стратегия обновления ОП?  2. В каких направлениях ведутся работы по совершенствованию технических средств ЭВМ? Их характеристика на примерах. | | | |

|  |  |  |
| --- | --- | --- |
| **ВЯТСКИЙ** | *Дисциплина* | **УТВЕРЖДАЮ** |
| **ГОСУДАРСТВЕННЫЙ** | **Организация памяти ЭВМ** |  |
| **УНИВЕРСИТЕТ** |  |  |
|  | Направление 09.03.01 | **Заведующий кафедрой** |
| **Кафедра ЭВМ** | 3 курс | **Д.А. Страбыкин** |
| **Экзаменационный билет №25**  1. Какие процедуры выполняются в общем случае при обращении к кэш-памяти, если произошел успешный поиск по тегу для секторного распределения  2. Каким условиям должна удовлетворять проверочная матрица для образования кода Хэмминга? Пример формирования кода Хэмминга на основе построения проверочной матрицы. Примеры внесения и исправления одиночных и двойных ошибок. | | | |

|  |  |  |
| --- | --- | --- |
| **ВЯТСКИЙ** | *Дисциплина* | **УТВЕРЖДАЮ** |
| **ГОСУДАРСТВЕННЫЙ** | **Организация памяти ЭВМ** |  |
| **УНИВЕРСИТЕТ** |  |  |
|  | Направление 09.03.01 | **Заведующий кафедрой** |
| **Кафедра ЭВМ** | 3 курс | **Д.А. Страбыкин** |
| **Экзаменационный билет №26**  1. Приведите схему включения кэш-памяти и ОП без расслоения обращений и оценку быстродействия для процедур обновления ОП и замещения кэш-памяти одной строки.  2. Техническая реализация и алгоритм работы схемы КО-ОД. Достоинства и недостатки. | | | |

|  |  |  |
| --- | --- | --- |
| **ВЯТСКИЙ** | *Дисциплина* | **УТВЕРЖДАЮ** |
| **ГОСУДАРСТВЕННЫЙ** | **Организация памяти ЭВМ** |  |
| **УНИВЕРСИТЕТ** |  |  |
|  | Направление 09.03.01 | **Заведующий кафедрой** |
| **Кафедра ЭВМ** | 3 курс | **Д.А. Страбыкин** |
| **Экзаменационный билет №27**  1. Какие виды корректирующих кодов Вы знаете? Как зависит обнаруживающая способность корректирующих кодов от типа БИС памяти?  2. Назначение бита достоверности строки кэш-памяти. Как используется значение этого бита при обращении к памяти, если А П Тег для прямого распределения кэш-памяти? | | | |

|  |  |  |
| --- | --- | --- |
| **ВЯТСКИЙ** | *Дисциплина* | **УТВЕРЖДАЮ** |
| **ГОСУДАРСТВЕННЫЙ** | **Организация памяти ЭВМ** |  |
| **УНИВЕРСИТЕТ** |  |  |
|  | Направление 09.03.01 | **Заведующий кафедрой** |
| **Кафедра ЭВМ** | 3 курс | **Д.А. Страбыкин** |
| **Экзаменационный билет №28**  1. Как осуществляется определение принадлежности запрашиваемых данных кэш-памяти для частично-ассоциативного распределения?  2. Организация защиты памяти на уровне страниц. Какие методы контроля при защите на уровне страниц используются в ЦП Intel 486? | | | |

|  |  |  |
| --- | --- | --- |
| **ВЯТСКИЙ** | *Дисциплина* | **УТВЕРЖДАЮ** |
| **ГОСУДАРСТВЕННЫЙ** | **Организация памяти ЭВМ** |  |
| **УНИВЕРСИТЕТ** |  |  |
|  | Направление 09.03.01 | **Заведующий кафедрой** |
| **Кафедра ЭВМ** | 3 курс | **Д.А. Страбыкин** |
| **Экзаменационный билет №29**  1. Техническая реализация стратегии замещения кэш-памяти по биту неиспользования для частично-ассоциативного распределения кэш-памяти Алгоритм замещения.  2. Приведите алгоритм преобразования ЛА в ФА при сегментной организации памяти на примере, если формат команды включает поле селектора сегмента и смещения в сегменте для ЦП Intel. Поле индикатора таблицы TI=0. | | | |

|  |  |  |
| --- | --- | --- |
| **ВЯТСКИЙ** | *Дисциплина* | **УТВЕРЖДАЮ** |
| **ГОСУДАРСТВЕННЫЙ** | **Организация памяти ЭВМ** |  |
| **УНИВЕРСИТЕТ** |  |  |
|  | Направление 09.03.01 | **Заведующий кафедрой** |
| **Кафедра ЭВМ** | 3 курс | **Д.А. Страбыкин** |
| **Экзаменационный билет №30**  1. Как или чем определяется кандидат на удаление из кэш-памяти при замещении строки для всех видов распределения?  2. Что означает термин защита по привилегиям? Уровни привилегий ЦП Intel 486 и их характеристика. | | | |

|  |  |  |
| --- | --- | --- |
| **ВЯТСКИЙ** | *Дисциплина* | **УТВЕРЖДАЮ** |
| **ГОСУДАРСТВЕННЫЙ** | **Организация памяти ЭВМ** |  |
| **УНИВЕРСИТЕТ** |  |  |
|  | Направление 09.03.01 | **Заведующий кафедрой** |
| **Кафедра ЭВМ** | 3 курс | **Д.А. Страбыкин** |
| **Экзаменационный билет №31**  1. В чем заключается необходимость введения сегментирования адресного пространства при линейной адресации? Чем определяется размер такого сегмента? Приведите примеры представления адресной части команды для сегментов различной длины.  2. Алгоритмы замещения страниц в виртуальной памяти. Методы. Достоинства и недостатки методов. | | | |

|  |  |  |
| --- | --- | --- |
| **ВЯТСКИЙ** | *Дисциплина* | **УТВЕРЖДАЮ** |
| **ГОСУДАРСТВЕННЫЙ** | **Организация памяти ЭВМ** |  |
| **УНИВЕРСИТЕТ** |  |  |
|  | Направление 09.03.01 | **Заведующий кафедрой** |
| **Кафедра ЭВМ** | 3 курс | **Д.А. Страбыкин** |
| **Экзаменационный билет №32**  1. Алгоритмы обнаружения и исправления одиночной ошибки и примеры их применения на практике. Отличия алгоритмов.  2. Какие способы формирования адреса для доступа к СОЗУ данных Вы можете предложить для полностью ассоциативного распределения кэш-памяти? | | | |

|  |  |  |
| --- | --- | --- |
| **ВЯТСКИЙ** | *Дисциплина* | **УТВЕРЖДАЮ** |
| **ГОСУДАРСТВЕННЫЙ** | **Организация памяти ЭВМ** |  |
| **УНИВЕРСИТЕТ** |  |  |
|  | Направление 09.03.01 | **Заведующий кафедрой** |
| **Кафедра ЭВМ** | 3 курс | **Д.А. Страбыкин** |
| **Экзаменационный билет №33**  1. Методика построения схемы генератора кода Хэмминга и контрольного кода по нечетности.  2. Как организуется доступ к ОП с расслоением обращений при выполнении процедуры замещения строк и сквозной записи? Приведите фрагмент схемы и дайте пояснения. | | | |

|  |  |  |
| --- | --- | --- |
| **ВЯТСКИЙ** | *Дисциплина* | **УТВЕРЖДАЮ** |
| **ГОСУДАРСТВЕННЫЙ** | **Организация памяти ЭВМ** |  |
| **УНИВЕРСИТЕТ** |  |  |
|  | Направление 09.03.01 | **Заведующий кафедрой** |
| **Кафедра ЭВМ** | 3 курс | **Д.А. Страбыкин** |
| **Экзаменационный билет №34**  1. Какие методы повышения быстродействия памяти используют принцип пространственной локальности данных?  2. Что такое модульная организация ВС? Какие виды модулей можно выделить в составе ТС ЭВМ? Их характеристика. Достоинства и недостатки. | | | |

|  |  |  |
| --- | --- | --- |
| **ВЯТСКИЙ** | *Дисциплина* | **УТВЕРЖДАЮ** |
| **ГОСУДАРСТВЕННЫЙ** | **Организация памяти ЭВМ** |  |
| **УНИВЕРСИТЕТ** |  |  |
|  | Направление 09.03.01 | **Заведующий кафедрой** |
| **Кафедра ЭВМ** | 3 курс | **Д.А. Страбыкин** |
| **Экзаменационный билет №35**  1. Какие виды корректирующих кодов Вы знаете? Как зависит обнаруживающая способность корректирующих кодов от типа БИС памяти?  2. Назначение бита достоверности строки кэш-памяти. Как используется значение этого бита при обращении к памяти, если А П Тег для прямого распределения кэш-памяти? | | | |

|  |  |  |
| --- | --- | --- |
| **ВЯТСКИЙ** | *Дисциплина* | **УТВЕРЖДАЮ** |
| **ГОСУДАРСТВЕННЫЙ** | **Организация памяти ЭВМ** |  |
| **УНИВЕРСИТЕТ** |  |  |
|  | Направление 09.03.01 | **Заведующий кафедрой** |
| **Кафедра ЭВМ** | 3 курс | **Д.А. Страбыкин** |
| **Экзаменационный билет №36**  1. Мультипроцессорные системы со слабосвязанной конфигурацией. Достоинства и недостатки.  2. Перечислите требования, предъявляемые к памяти ЭВМ. Дайте их характеристику. | | | |

|  |  |  |
| --- | --- | --- |
| **ВЯТСКИЙ** | *Дисциплина* | **УТВЕРЖДАЮ** |
| **ГОСУДАРСТВЕННЫЙ** | **Организация памяти ЭВМ** |  |
| **УНИВЕРСИТЕТ** |  |  |
|  | Направление 09.03.01 | **Заведующий кафедрой** |
| **Кафедра ЭВМ** | 3 курс | **Д.А. Страбыкин** |
| **Экзаменационный билет №37**  1. Приведите схему преобразования линейного адреса в ФА для страничной организации памяти в ЦП Intel 486 на основе TLB буфера и алгоритм работы. Технические характеристики TLB буфера.  2. Какие процедуры выполняются в общем случае при обращении к кэш-памяти, если А П Тег для секторного распределения? | | | |

|  |  |  |
| --- | --- | --- |
| **ВЯТСКИЙ** | *Дисциплина* | **УТВЕРЖДАЮ** |
| **ГОСУДАРСТВЕННЫЙ** | **Организация памяти ЭВМ** |  |
| **УНИВЕРСИТЕТ** |  |  |
|  | Направление 09.03.01 | **Заведующий кафедрой** |
| **Кафедра ЭВМ** | 3 курс | **Д.А. Страбыкин** |
| **Экзаменационный билет №38**  1. Какой формат элемента таблицы страниц устанавливается для страниц, находящихся во внешней памяти?  2. Какие процедуры выполняются в общем случае при обращении к кэш-памяти, если А П Тег для прямого распределения? | | | |

|  |  |  |
| --- | --- | --- |
| **ВЯТСКИЙ** | *Дисциплина* | **УТВЕРЖДАЮ** |
| **ГОСУДАРСТВЕННЫЙ** | **Организация памяти ЭВМ** |  |
| **УНИВЕРСИТЕТ** |  |  |
|  | Направление 09.03.01 | **Заведующий кафедрой** |
| **Кафедра ЭВМ** | 3 курс | **Д.А. Страбыкин** |
| **Экзаменационный билет №39**  1. Что означает термин защита по привилегиям? Уровни привилегий ЦП Intel 486 и их характеристика.  2. Как или чем определяется кандидат на удаление из кэш-памяти при замещении строки для всех видов распределения? | | | |

|  |  |  |
| --- | --- | --- |
| **ВЯТСКИЙ** | *Дисциплина* | **УТВЕРЖДАЮ** |
| **ГОСУДАРСТВЕННЫЙ** | **Организация памяти ЭВМ** |  |
| **УНИВЕРСИТЕТ** |  |  |
|  | Направление 09.03.01 | **Заведующий кафедрой** |
| **Кафедра ЭВМ** | 3 курс | **Д.А. Страбыкин** |
| **Экзаменационный билет №40**  1. Приведите форматы линейного адреса для страничного преобразования в ФА для ситуаций: А О TLB буферу; А П TLB буферу.  2. Назначение бит достоверности сектора и строки кэш-памяти. Как используется значение этих бит при обращении к памяти, если А П Тег и А Î Тег для секторного распределения кэш-памяти? | | | |